

補間型パイプラインADCに用いる 増幅器の精度向上の検討

○廣岡 慶之、李 賢義、宮原 正也、松澤 昭

東京工業大学大学院理工学研究科

補間型パイプラインADC向け増幅器

1

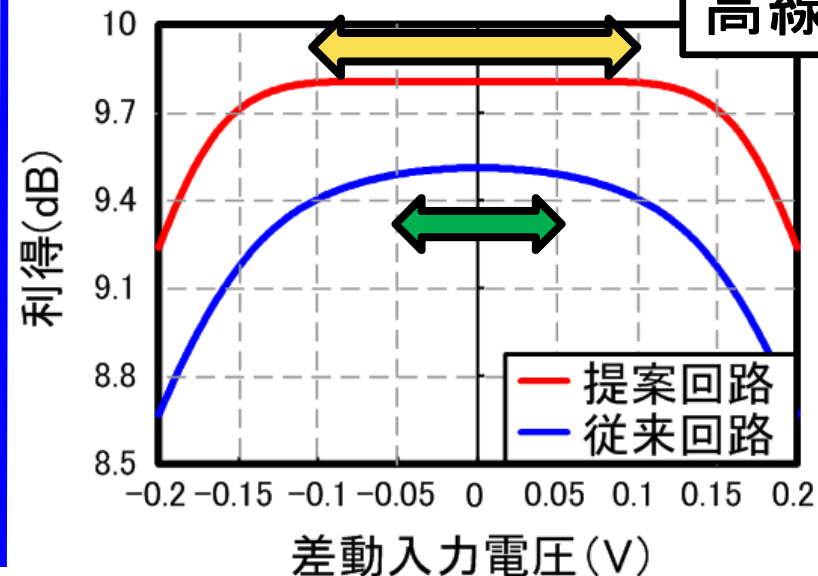
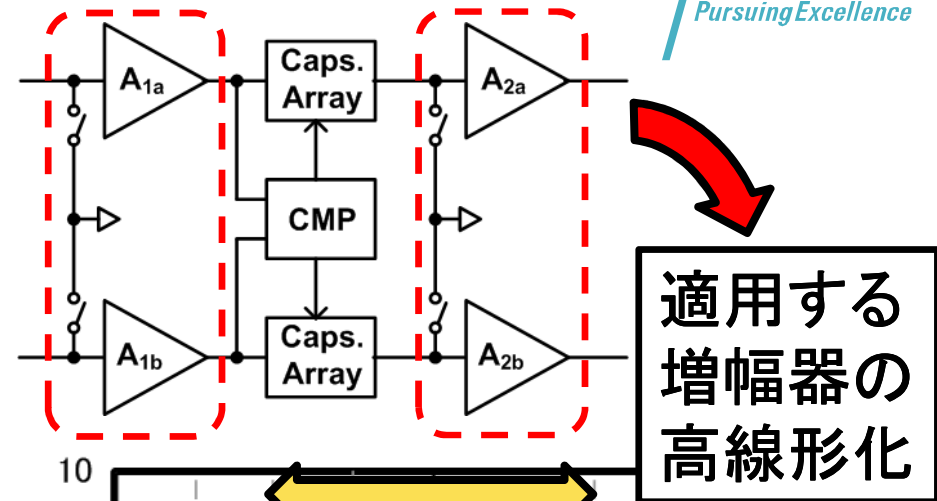
TOKYO TECH
Pursuing Excellence

補間型パイプラインADC

- 😊 高利得のOPアンプ不要
- 😊 オープンループアンプが使用可能で高速・低電力
- 😞 増幅器の線形性が変換精度に影響

高精度化に向けて

➡ オープンループアンプ
高線形化を検討



8bit 1GS/sの補間パイプラインADCで**6.8bit**⇒**7.6bit**の精度向上をシミュレーションにて確認